

Białogard, dnia 06.10.2026 r.

Zamawiający:

Powiat Białogardzki – Starostwo Powiatowe w Białogardzie

Plac Wolności 16 – 17, 78-200 Białogard

tel./faks: (94) 312 09 01

e-mail : przetargi@powiat-bialogard.pl

NIP : 6721720236

REGON : 330920831

WYJAŚNIENIA DO TREŚCI SWZ

Dotyczy: postępowania prowadzonego w trybie podstawowym z możliwością negocjacji, na podstawie art. 275 pkt 2 ustawy z dnia 11 września 2019 r. Prawo zamówień publicznych (Dz. U. z 2026 r., poz. 793) o udzielenie zamówienia publicznego na: „Dostawę sprzętu, pomocy dydaktycznych lub narzędzi w ramach programu „Cyfrowy Uczeń”.

Zadanie realizowane w ramach otrzymanej dotacji celowej z przeznaczeniem na dofinansowanie zakupu sprzętu, pomocy dydaktycznych lub narzędzi w ramach Rządowego programu wspierania organów prowadzących szkoły i placówki w rozwijaniu umiejętności cyfrowych dzieci i młodzieży na lata 2025-2029 „Cyfrowy Uczeń”.

Dofinansowanie na realizację, dotyczy Umowy o powierzenie dotacji o numerze 276/D/2026 z dnia 22.07.2026 r.

Powiat Białogardzki – Starostwo Powiatowe, Plac Wolności 16-17, 78-200 Białogard na podstawie art. 284 ust. 1 i 3 ustawy z dnia 11 września 2019 r. Prawo zamówień publicznych (Dz. U. z 2026 r., poz. 793) udziela wyjaśnień do zadanych pytań dotyczących treści SWZ:

Wyjaśnienia dotyczą części I

Pytanie: Czy Zamawiający zgodzi się usunąć zapis „min. 12-rdzeniowy, min. 14-wątkowy, min. 12 MB cache” i pozostawić wymaganie uzyskania przez procesor minimum 16 000 punktów w teście PassMark CPU Mark?

Obecny zapis ogranicza konkurencję, ponieważ wyklucza również procesory, które znacznie przekraczają wymaganą wydajność.

Przykładowo Intel Core i5-14400 ma 10 rdzeni i osiąga ponad 25 000 punktów, czyli wynik o ponad 56% wyższy od wymaganego. Mimo to nie można go zaoferować ze względu na wymóg 12 rdzeni. Większa liczba rdzeni i wątków oraz większa pamięć cache nie zawsze oznaczają szybszy procesor. Dlatego proponujemy ocenę na podstawie wyniku testu, który Zamawiający już wskazał w wymaganiach.

Usunięcie tego zapisu zwiększy wybór sprzętu i może pozwolić na złożenie większej liczby ofert w korzystniejszych cenach. Każdy oferowany procesor nadal będzie musiał uzyskać co najmniej 16 000 punktów i spełniać pozostałe wymagania.

Prosimy o ponowne rozważenie zmiany. W przypadku odmowy prosimy o wyjaśnienie, do jakich konkretnych zadań potrzebne są wskazane liczby rdzeni, wątków i pamięci cache oraz dlaczego procesor przekraczający wymagany wynik testu miałby być niewystarczający.

Źródło: PassMark CPU Mark — Intel Core i5-14400. Odczyt z 2 października 2026 r.

Odpowiedź: Zamawiający nie wyraża zgody na zmianę zapisów Opisu Przedmiotu Zamówienia (OPZ). Zapisy w zakresie minimalnych parametrów procesora pozostają bez zmian.

Uzasadnienie:

Zamawiający podtrzymuje wymagania dotyczące minimalnej liczby rdzeni (min. 12), wątków (min. 14) oraz pamięci cache (min. 12 MB) jako niezależne, kluczowe i obligatoryjne kryteria konstrukcyjne zamawianego sprzętu komputerowego.

Przywołany przez Wykonawcę test syntetyczny (PassMark CPU Mark) określa jedynie teoretyczną wydajność jednostki w krótkotrwałych cyklach pomiarowych w środowisku laboratoryjnym. Test ten nie odzwierciedla w pełni zachowania architektury procesora pod stałym, wielogodzinnym obciążeniem oraz w specyficznym środowisku IT Zamawiającego. Z tego względu sam wynik benchmarku nie może stanowić jedyne kryterium doboru sprzętu, a parametry fizyczne (strukturalne) procesora mają dla Zamawiającego znaczenie nadrzędne.

Zamawiający zdefiniował wymagania sprzętowe w sposób, który eliminuje jednostki o charakterystyce budżetowej lub przeznaczone do podstawowych zastosowań biurowych (mainstream), na rzecz procesorów o zaawansowanej architekturze wysokiej wydajności, dedykowanych do zastosowań profesjonalnych. Wskazane parametry fizyczne są w pełni uzasadnione specyfiką planowanych zadań, do których należą:

- 1) zaawansowany multitasking systemowy: Praca stacji w środowisku domenowym z jednoczesnym działaniem w tle rozbudowanych agentów bezpieczeństwa (EDR/DLP), systemów szyfrowania dysków w czasie rzeczywistym oraz stałej synchronizacji baz danych, co wymaga fizycznej dostępności dużej liczby niezależnych zasobów obliczeniowych;
- 2) odporność na throttling termiczny: Procesory z segmentu wysokiej wydajności posiadają bardziej rozbudowane struktury zarządzania energią i pamięcią podręczną cache (min. 12 MB), co skraca czas dostępu do powtarzalnych instrukcji oraz gwarantuje stabilną kulturę pracy bez drastycznych spadków wydajności przy długotrwałym obciążeniu;
- 3) wielowątkowość natywna: Oprogramowanie wykorzystywane przez Zamawiającego wspiera i wymaga zrównoległego przetwarzania zadań.

Struktura rynku procesorów w architekturze x86 zapewnia pełną dostępność zgodnych komponentów u obu wiodących na rynku światowym producentów. Wymogi techniczne Zamawiającego (w tym warunek min. 12 rdzeni) są standardem rynkowym i są spełniane przez ogólnodostępne, seryjnie produkowane linie procesorów wysokiej wydajności (high-end) każdego z tych producentów. Postawione kryteria nie faworyzują żadnego podmiotu, a na rynku istnieje wiele różnych struktur procesorów spełniających te wymagania jednocześnie.

Zgodnie z ugruntowaną linią orzeczniczą Krajowej Izby Odwoławczej (KIO), Zamawiający ma prawo opisać przedmiot zamówienia zgodnie ze swoimi usprawiedliwionymi potrzebami. Fakt, że dany Wykonawca nie może zaoferować w postępowaniu konkretnego komponentu z segmentu średniego, nie oznacza naruszenia zasad uczciwej konkurencji, skoro na rynku istnieje szeroki, powszechny i konkurencyjny wybór procesorów wyższych klas spełniających kryteria techniczne u różnych producentów.

Mając na uwadze powyższe, opis przedmiotu zamówienia w tym zakresie pozostaje bez zmian.

STAROSTA

mgr Paweł Wiśniewski

Sporządzili:

A. Rek – Główny Specjalista ds. zamówień publicznych

J. Bartkowiak - Informatyk